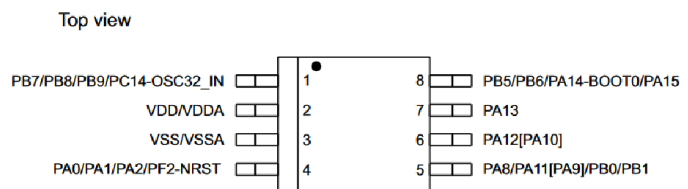


Poznámky k - osciloskop Zero elab Viewer s mikrořadiči STM32G030 (STM32G030J6M6 v SO8 a STM32G03F6P6 v TSSOP20)

Verze v SO8 (s programem Zero eLab Viewer, který remapuje PA9 a PA10)

- č.1 **Ch2_in**
- č. 2 $V_{DD} = +3,3\text{ V}$
- č. 3. $V_{SS} = \text{GND}$, zem
- č. 4 **Ch3_in**, (RESET)
- č. 5 **USART1_Tx** PA9 remapovaný
- č.6 **USART1_Rx** PA10 remapovaný
- č. 7 **Ch1_in** **SWDIO**
- č. 8 **PWM_Out**; **BOOT 0**; **SWCLK**

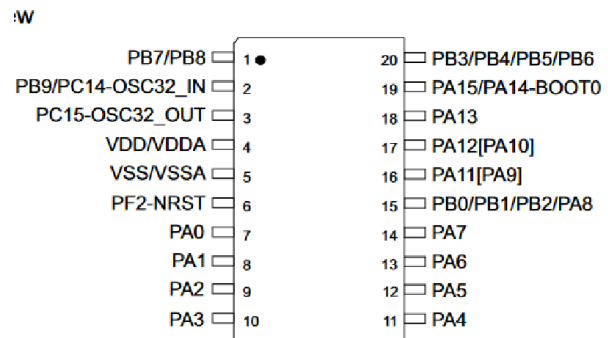
Figure 10. STM32G031Jx SO8N pinout



Verze v TSSOP20

- č. 1 **Ch2_in**
- č. 4 $V_{DD} = +3,3\text{ V}$
- č. 5 $V_{SS} = \text{GND}$, zem
- č. 6 **RESET**
- č. 7 **Ch3_in** (PA0)
- č. 16 **USART1_Tx**, PA9 Remapovaný
- č. 17 **USART1 Rx**, PA10 Remapovaný
- č.18 **Ch1_in** (PA13), **SWDIO**
- č. 19 **BOOT 0**, **SWCLK**
- č. 20 **PWM_OUT** (asi PB5)

Figure 8. STM32G031Fx TSSOP20 pinout



Pro STM32G030J6 (SO8) a STM32G030F6P6 (TSSOP20) funguje **stejný firmware** pro osciloskop.

Pro další nahrávání do paměti FLASH, je třeba hned na počátku nastavit option bit pro BOOT podle stavu na pinu BOOT 0 tak, aby bylo možno nahrávat pomocí kanálu UART. Pokud se na to zapomene, je nutno dodatečně nastavit tento „option bit“ prostřednictvím rozhraní SWD a programátoru s modulem ST –Link.

Pro STM32G030J6M6 (v SO8) je nutno nastavit **option bit** (pomocí Cube programmer 2.3.0) pro povolení funkce pinu č. 4 jako standardního vstupně výstupního pinu. Pokud se toto neprovede, funguje osciloskop pouze s kanály Ch1a C2, na pinu č. 4 zůstane zachována funkce RESET. U STM32G031J6M6 lze tento option bit nastavit i pomocí Cube Programmer novějších verzí (např. 2.18.0).

Figure 10. STM32G031Jx SO8N pinout

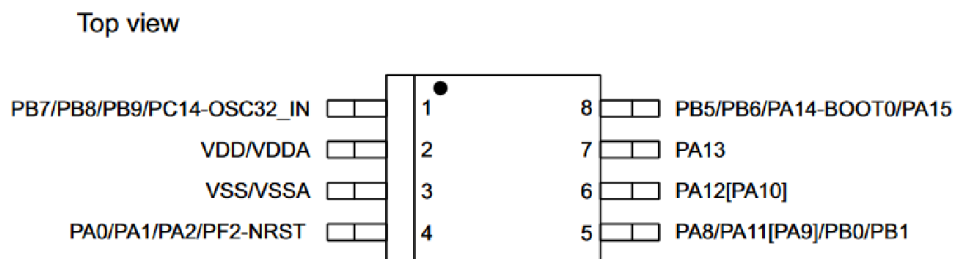


Figure 8. STM32G031Fx TSSOP20 pinout

